

ALTIUM ITALIA - TRAINING AD 10

Gentile Cliente,

Buon Anno anzitutto.

Altium Italia S.r.l. è lieta di annunciare una nuova sessione di corsi standard riservata agli utenti registrati di licenze Altium Designer 10 con sottoscrizioni attive.

I corsi collettivi prevedono una max. di 12 partecipanti per classroom e le parti teoriche sono integrate da esempi pratici di applicazioni e sessioni aperte di Q&A.

Ai partecipanti viene fornita documentazione in formato elettronico e rilasciati regolari attestati di partecipazione. Condizioni economiche particolari sono previste per la partecipazioni di almeno tre progettisti di una medesima azienda alla stessa sessione di training.

Altium Designer 10 – Unified Training Durata complessiva : 3gg

Location : c/o ns. sede di Assago (MI) - Via Cascina Venina, 7.

Date : 28-29 febbraio-1 marzo 2012

Iscrizione : da confermare a mezzo ordine scritto per accettazione dell'offerta Altium almeno 15 gg prima della date di svolgimento del training.

Costo : Euro 700,00 + IVA al giorno per persona.

Pagamento : da effettuarsi a mezzo bonifico bancario all'atto dell'iscrizione a favore di Altium Italia S.r.l. c/o BANCA REGIONALE EUROPEA-FILIALE DI MILANO – 5
IBAN: IT28V0690601605000000008927

Agenda del corso (DAY 1)	Agenda del corso (DAY 2)	Agenda del corso (DAY 3)
<ul style="list-style-type: none">Overview del sistemaL'ambiente di cattura schemiL'interfaccia utenteMenus, toolbars e hot keysFiles and data storageDesign data structureFondamenti di cattura schemiSchematic objectsUtilizzo delle librerieProprietà dei componentiSchematic editingEditing multiple objectsList panel and queriesMulti-sheet designHierarchyConnectivity and objectsMulti-channel designError checkingCompiling your projectFinding and fixing errorsNavigatingEditing component parametersParameter managerAnnotationProducing outputs – prints and BoMLibrariesCreating a symbolError checkingIntegrated librariesUpdate from librariesAdvanced schematic techniques NEWDefining rulesCreating sheet templatesLinking to & updating PCBQ&A sessione aperta	<ul style="list-style-type: none">Overview del sistemaL'ambiente di PCB DesignL'interfaccia utenteMenus, toolbars e hot keysPCB objectsCreazione di un nuovo PCBMechanical layers e keepoutsDefinizione del board outlineUtilizzo delle libreriePCB librariesCreazione e modifica delle librerieFootprint wizardImporting data from schematicDesign synchronizationInteractive placementFloorplanning using roomsCreating component unionsInteractive routingSetting up routing layersLook-ahead wiringNode & track editing NEWAdvanced techniquesDesign rulesOverviewDefining rulesPortable design rule setsFilled copper areas and power planes NEWPlacing & editing polygonsUsing power planesDisegno 3D e creazione modelli 3D NEWCollaborative PCB NEWPostprocessing NEWDesign rule checkingFinding & fixing DRC errorsPrintingOutput of Gerber & NC drill dataQ&A sessione aperta	<ul style="list-style-type: none">-Introduzione alla Signal Integrity-IBIS models- Advanced rules & tips on Altium Designer- SI simulation-Waveform analysis- Transmission lines : undershoot, overshoot, ringback, crosstalk-- PCB stackup-Stackup del PCB e impedenza controllata-Ritardi di interconnessione della scheda-Terminazioni-Topologie (studiando il signal integrity della scheda), posizionamento di componenti-Effetti parassiti (L, C, R), minimizzazione, effetto pelle, perdita dielettrico.....-Linee differenziali (rumore, EMI, accoppiamenti, terminazioni, noise margin.....)-Microstrip vs stripline-Groundbounce-Condensatori di Bypass (ESL, ESR, package, placement)-Reference e split plane-Via (ciechi, passanti, coperti, effetti.....)-Memorie veloci, Gigabit Ethernet e PCI Express-Simulazioni varie ecc.....- Q&A sessione aperta

Per ulteriori informazioni potete contattarci al n° **02-8260384**.

Il Servizio Clienti
Altium Italia S.r.l.